Docket No. 1232-5093



Applicant(s): Kenichiro MORI

Group Art Unit: 7

TBA

Serial No.:

10/633,093

Examiner:

TBA

Filed:

July 30, 2003

For:

EXPOSURE METHOD AND APPARATUS

CERTIFICATE OF MAILING (37 C.F.R. §1.8(a))

Commissioner for Patents P.O. Box 1450 Alexandria, VA 22313-1450

Sir:

I hereby certify that the attached:

- 1. Claim to Convention Priority;
- 2. Certified Copy of Claim to Convention Priority document; and
- 3. Return Receipt Postcard

along with any paper(s) referred to as being attached or enclosed and this Certificate of Mailing are being deposited with the United States Postal Service on date shown below with sufficient postage as first-class mail in an envelope addressed to the: Commissioner for Patents, P.O. Box 1450, Alexandria, VA 22313-1450.

Respectfully submitted, MORGAN & FINNEGAN, L.L.P.

Dated: September 5, 2003

By:

Helen Tiger

Correspondence Address:

MORGAN & FINNEGAN, L.L.P. 345 Park Avenue New York, NY 10154-0053 (212) 758-4800 Telephone (212) 751-6849 Facsimile

Docket No. 1232-5093

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

Applicant(s):

Kenichiro MORI

Group Art Unit:

To be assigned

Serial No.:

10/633,093

Examiner:

To be assigned

Filed:

July 30, 2003

For:

EXPOSURE METHOD AND APPARATUS

CLAIM TO CONVENTION PRIORITY

Commissioner for Patents P.O. Box 1450 Alexandria, VA 22313-1450

Sir:

In the matter of the above-identified application and under the provisions of 35 U.S.C. §119 and 37 C.F.R. §1.55, applicant(s) claim(s) the benefit of the following prior application(s):

Application(s) filed in:

JAPAN

In the name of:

Canon Kabushiki Kaisha

Serial No(s):

2002-225127

Filing Date(s):

August 1, 2002

 \boxtimes

Pursuant to the Claim to Priority, applicant(s) submit(s) a duly certified copy of said foreign application.

Respectfully submitted,

MORGAN & FINNEGAN, L.L.P.

Dated: September 4, 2003

By:

Joseph Calvaruso

Registration No. 28,287

Correspondence Address:

MORGAN & FINNEGAN, L.L.P.

345 Park Avenue

New York, NY 10154-0053

(212) 758-4800 Telephone

(212) 751-6849 Facsimile

日本国特許庁 JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office.

出 願 年 月 日
Date of Application:

2002年 8月 1日

出 願 番 号 Application Number:

特願2002-225127

[ST. 10/C]:

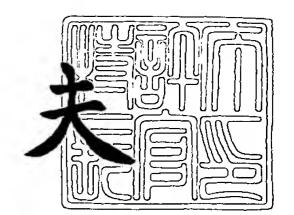
[JP2002-225127]

出 願 人
Applicant(s):

キヤノン株式会社

2003年 8月18日

特許庁長官 Commissioner, Japan Patent Office 今井康



ページ: 1/E

【書類名】

特許願

【整理番号】

4745002

【提出日】

平成14年 8月 1日

【あて先】

特許庁長官 殿

【国際特許分類】

H01L 21/00

【発明の名称】

露光方法

【請求項の数】

12

【発明者】

【住所又は居所】

東京都大田区下丸子3丁目30番2号 キヤノン株式会

社内

【氏名】

森 堅一郎

【特許出願人】

【識別番号】

000001007

【氏名又は名称】

キヤノン株式会社

【代理人】

【識別番号】

100110412

【弁理士】

【氏名又は名称】

藤元 亮輔

【電話番号】

03-3523-1227

【手数料の表示】

【予納台帳番号】

062488

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

【物件名】

図面 1

【物件名】

要約書 1

【包括委任状番号】

0010562

【プルーフの要否】

要

【書類名】

明細書

【発明の名称】

露光方法

【特許請求の範囲】

【請求項1】 所望のパターンと、当該所望のパターンよりも寸法が小さな補助パターンとを有するマスクを照明して当該マスクを経た光を投影光学系を介して被露光体に投影し露光する露光方法において、

前記補助パターンが解像されてしまう場合に、最良結像フォーカス位置からずれた位置で前記被露光体を露光することを特徴とする露光方法。

【請求項2】 所望のパターンと、当該所望のパターンよりも寸法が小さな補助パターンとを有するマスクを照明して前記マスクを経た光を投影光学系を介して被露光体に投影し露光する露光方法において、

デフォーカス量が互いに異なる複数の位置で前記被露光対を露光することを特 徴とする露光方法。

【請求項3】 前記所望のパターンは、コンタクトホールパターンであることを特徴とする請求項1又は2記載の露光方法。

【請求項4】 前記照明を行う際の照明光が、前記マスクに垂直に入射する 光量に比べて、斜めに入射する光量が多いことを特徴とする請求項1又は2記載 の露光方法。

【請求項5】 前記最良結像フォーカス位置からずれた位置と略最良結像フォーカス位置とで前記被露光体を露光することを特徴とする請求項1記載の露光方法。

【請求項6】 最良結像フォーカス位置からずれた位置と最良結像フォーカス位置とで前記被露光体を露光することを特徴とする請求項2記載の露光方法。

【請求項7】 前記露光は、前記マスク、又は、前記被露光体のうち少なくとも一方を前記投影光学系に対して傾けて走査して行うことを特徴とする請求項1又は2記載の露光方法。

【請求項8】 前記補助パターンの形状は、前記所望のパターンの形状と相似であることを特徴とする請求項1又は2記載の露光方法。

【請求項9】 前記コンタクトホールパターンと前記補助パターンは、行と

【請求項10】 前記照明の有効光源は、前記コンタクトホールパターンの 縦横の軸に相当する十字に配置された4つの領域からなることを特徴とする請求 項3記載の露光方法。

【請求項11】 前記最良結像フォーカスからずれた位置のデフォーカス量は、前記コンタクトホールパターンのホール径をD、補助パターンのホール径をS、前記コンタクトホールパターン及び前記補助パターンのハーフピッチをP、前記光の波長を λ 、前記投影光学系の開口数をNAとした場合、定数をk1として、

 $k1 \times (D/S) \times (\lambda/NA^2)$ 以内、且つ、 $k1 = (NA/\lambda) \times P$ を満たすことを特徴とする請求項3記載の露光方法。

【請求項12】 請求項1乃至11のうちいずれか一項記載の露光方法を用いて被処理体を露光するステップと、

前記露光された前記被処理体に所定のプロセスを行うステップとを有すること を特徴とするデバイス製造方法。

【発明の詳細な説明】

$[0\ 0\ 0\ 1]$

【発明の属する技術分野】

本発明は、一般には、露光方法に係り、特に、半導体ウェハ用の単結晶基板、液晶ディスプレイ(LCD)用のガラス基板などのデバイスを製造するのに使用される露光方法に関する。本発明は、例えば、フォトリソグラフィー工程において、被処理体にコンタクトホール列のパターン、あるいは孤立コンタクトホールとコンタクトホール列とが混在するパターンを投影露光する方法に好適である。

[0002]

【従来の技術】

近年の電子機器の小型化及び薄型化の要請から、電子機器に搭載される半導体素子の微細化への要求はますます高くなっている。例えば、デザインルールは、100 nm以下の回路パターン形成を量産工程で達成しようとし、今後は更に8

0 nm以下の回路パターン形成に移行することが予想される。その主流となる加工技術はフォトリソグラフィーであり、マスク又はレチクル(本明細書ではこれらの用語を交換可能に使用する。)に描画されたマスクパターンを投影光学系によってウェハに投影してパターンを転写する投影露光装置が従来から使用されている。

[0003]

投影露光装置の解像度 R は、露光光源の波長 λ、投影光学系の開口数 (N A) 及び現像プロセスなどによって定まるプロセス定数 k 1 を用いて次式で与えられる。

[0004]

【数1】

$$R = k_1 \times \lambda / N A$$

一方、一定の結像性能を維持できる焦点範囲を焦点深度といい、焦点深度DOFは定数k2を用いて、次式で与えられる。

[0005]

【数2】

$$DOF = k_2 \times \lambda / NA^2$$

数式1及び数式2から、より一層の微細化の為に波長を短くして開口数を上げたいが、開口数に反比例して焦点深度が小さくなるので実現できないという問題がある。また、短波長が進むにつれて硝材の透過率が低下するために短波長化が困難であること、大きなNAはレンズの設計及び製造を困難にすること等の問題もある。

[0006]

そこで、プロセス定数 k 1 の値を小さくすることによって微細化を図る超解像

技術(RET:Resolution Enhanced Tecnology)が近年提案されている。かかる超解像技術の一つとして、変形照明法(斜入射照明法、多重極照明法、OffーAxis照明法などと呼ばれる場合もある)と呼ばれるものがある。変形照明法は、光学系の光軸上に遮光板のある開口絞りを、均一な面光源を作るライトインテグレーターの射出面近傍に配置して、マスクに露光光束を斜めに入射させる方法であり、例えば、公開特許平成5年21312号公報などに提案されている。変形照明法によれば、通常の照明方法では0.5以上であるプロセス定数k1値を、0.3程度にまで小さくする事ができ、微細化を達成する事ができる。

[0007]

また、他の超解像技術として、露光転写したい所望のパターンと補助パターンの形成されたマスクを、所望のパターンを解像するために解像力の高い強い照明光と、補助パターンの解像を抑制する解像力の低い照明光で照明して露光を行う方法が、本出願人により特願2002-123268号公報において提案されている。

[0008]

【発明が解決しようとする課題】

変形照明法は、かかる変形照明に対応する有効光源形状を作り出す必要がある。変形照明の有効光源を形成する方法として、照明光学系の瞳の位置に形成したい有効光源に対応する絞りを挿入して形成する方法がある。しかし、かかる方法は、絞りによって光を蹴るために光利用効率が低く、単位時間あたりの露光枚数(スループット)の低下を招く。

[0009]

変形照明における光利用効率を上げる方法は、従来より数多く提案されている。例えば、プリズムによって導光する方法が公開特許平成5年283317号公報において提案されている。公開特許平成5年283317号公報で提案されている方法を用いれば円錐プリズムを用いれば輪帯状の有効光源を、四角錘プリズムを用いれば四重極状の有効光源を高効率で形成する事ができる。

[0010]

しかし、上述した本出願人により提案されている超解像技術では、解像力を上げるための強い変形照明である有効光源分布と、補助パターンの解像を抑制する有効光源分布の和が必要となる。このような分布は、プリズムを用いた照明光学系では形成する事が難しい。

$[0\ 0\ 1\ 1]$

一方、公開特許平成4年225514号公報などで回折光学素子を用いて変形 照明の有効光源を形成する方法が提案されている。回折光学素子としてコンピュータジェネレーティッドホログラム(以下、「CGH」という。)を用いれば任意の有効光源形状を作成することが可能であり、上述した複雑な有効光源も作成することができる。しかし、回折光学素子の回折効率は約80%程度と低く、光利用効率の向上はあまり望めない。

[0012]

そこで、本発明は、光利用効率の低下によってスループットを落とす事無く、 露光転写したい所望のパターンの解像力を上げることができる露光方法を提供す ることを例示的目的とする。

[0013]

【課題を解決するための手段】

上記目的を達成するために、本発明の一側面としての露光方法は、所望のパターンと、当該所望のパターンよりも寸法が小さな補助パターンとを有するマスクを照明して当該マスクを経た光を投影光学系を介して被露光体に投影し露光する露光方法において、前記補助パターンが解像されてしまう場合に、最良結像フォーカス位置からずれた位置で前記被露光体を露光することを特徴とする。前記最良結像フォーカス位置からずれた位置と略最良結像フォーカス位置とで前記被露光体を露光することを特徴とする。

$[0\ 0\ 1\ 4]$

本発明の別の側面としての露光方法は、所望のパターンと、当該所望のパターンよりも寸法が小さな補助パターンとを有するマスクを照明して前記マスクを経た光を投影光学系を介して被露光体に投影し露光する露光方法において、デフォーカス量が互いに異なる複数の位置で前記被露光対を露光することを特徴とする

。最良結像フォーカス位置からずれた位置と最良結像フォーカス位置とで前記被 露光体を露光することを特徴とする。

[0015]

[0016]

本発明の別の側面としてのデバイス製造方法は、上述の露光方法を用いて被処理体を露光するステップと、前記露光された前記被処理体に所定のプロセスを行うステップとを有することを特徴とする。かかるデバイス製造方法の請求項は、中間及び最終結果物であるデバイス自体にもその効力が及ぶ。また、かかるデバイスは、例えば、LSIやVLSIなどの半導体チップ、CCD、LCD、磁気センサー、薄膜磁気ヘッドなどを含む。

[0017]

本発明の更なる目的又はその他の特徴は、以下添付図面を参照して説明される好ましい実施例によって明らかにされるであろう。

[0018]

【発明の実施の形態】

本発明は、図2に示すような、転写したいコンタクトホールパターン210の他に、解像力限界以下の補助パターン220が描画されているレチクル200を用いて強い変形照明で露光を行う。同図において、斜線部がCrによる遮光部である。従来、マスク200に形成されたコンタクトホールパターン210だけを被露光体に転写するためには、コンタクトホールパターン210を解像するための解像力の高い変形照明光と、補助パターン220の解像を抑制する解像力の低い照明光を実現するために、図8に示すような有効光源を形成する必要があった。同図を参照するに、 α が解像力の高い強い変形照明光であり、 β が解像力の低い照明光である。

[0019]

補助パターン220はコンタクトホールパターン210に比べて、大きさが小さいため像が解像するフォーカスずれ許容量(焦点深度)が小さい。この事を利用して最良結像フォーカス位置(ベストフォーカス)からずれたフォーカス位置で露光を行うことによって、補助パターン220の解像を抑制する。強い変形照明の有効光源分布は従来のプリズムを用いた照明系によって形成できるので、高い光利用効率で形成できる。従って、スループットの低下を招かずにコンタクトホール210の解像力をあげる事ができる。

[0020]

図9を用いて、本発明の原理を説明する。なお、説明を分かりやすくするために、レチクル200と被露光体400とは等倍の結像関係で説明する。

$[0\ 0\ 2\ 1]$

コンタクトホールパターン210と補助パターン220が入ったレチクル200を強い変形照明で露光を行うと、ベストフォーカスでは図9のベストフォーカスのプロファイルで示したプロファイルとなる。通常、レチクル200上のコンタクトホール210の寸法と一致するように、被露光体400の露光量は決められるので、ベストフォーカスで露光を行った際には、プロファイル上に点線で示した位置がスライスレベルとなる。よって、ベストフォーカスで露光を行った場合には補助パターン220の部分も解像してしまい、所望のコンタクトホール210の形状とは異なった転写パターンとなってしまう。

[0022]

一方、デフォーカスをして露光を行った際には、図9のデフォーカスにおけるプロファイルに示したプロファイルとなる。上述したように微細なパターンである補助パターン220は焦点深度が小さいために、コントラストがなくなってしまい、コンタクトホールパターン210の部分でなだらかなピークをもつプロファイルとなる。従って、コンタクトホールパターン210と補助パターン220の入ったレチクル200を強い変形照明で照明して、デフォーカスした位置で露光を行うと、コンタクトホール210の解像が得られる。これが本発明の原理である。

[0023]

但し、デフォーカスした位置で露光を行うと、像のコントラストが低いために 露光量の誤差によって線幅が変化してしまう。そのため露光量に対する誤差の許 容度が小さく、パターニングによって形成されるチップの歩留まりが低下する。

[0024]

従って、より好適には、ベストフォーカス位置とデフォーカス位置で露光を行う事が望ましい。ベストフォーカス位置とデフォーカス位置で露光を行うと、図9におけるベストフォーカスにおけるプロファイルとデフォーカスにおけるプロファイルとの和となるので、補助パターン220の解像を抑制し、且つ、像のコントラストをデフォーカス位置での露光に比べてあげることができるので、露光量に対する誤差の許容度が大きくする事ができチップの歩留まりが向上する。

[0025]

以下、添付図面を参照して、本発明の例示的一態様である露光方法について説明する。但し、本発明は、これらの実施例に限定するものではなく、本発明の目的が達成される範囲において、各構成要素が代替的に置換されてもよい。なお、各図において、同一の部材については、同一の参照番号を付し、重複する説明は省略する。

[0026]

図1に本発明の第1の実施形態を示す。本実施形態は、2重露光によって、ベストフォーカスとベストフォーカス以外の場所での露光を行う方法である。図1

を参照するに、照明光学系100は、微細パターンを解像するために解像力が向上するOff-Axis照明によって、被照明面を均一な照度で照明する。

[0027]

解像力が向上する〇ff-Axis照明の照明光学系100の瞳強度分布の例としては、図3に示すような、偏心した位置に4つの円状の開口Aのある4重極分布や、図4に示すような、円開口Bに四角の遮光部Cを持った4重極分布や、図5に示すような、輪帯開口Dのある輪帯分布などがある。

[0028]

変形照明の有効光源分布は従来技術によるプリズムによって形成することが望ましい。但し、プリズムのみで形成できない際には、更に、絞りによる切り出しを行う。本発明において有効光源分布の形成方法については任意であり、いかなる形成方法であっても構わない。図3乃至図5において、斜線部が暗部である。

[0029]

投影光学系300は、図2に示したレチクル200上に描画されたパターンを のレジストと呼ばれる感光剤の塗布された基板400上に投影する。

[0030]

第1の実施形態においては、まずベストフォーカス位置において第1の露光を行う。続いて、光軸方向に感光剤の塗布された基板400を移動させフォーカス位置をずらして第2の露光を行う。ここで、ベストフォーカス位置から基板400を移動させる、即ち、ベストフォーカス位置からずれたフォーカス位置の範囲(デフォーカス量)Aは、コンタクトホールパターン210のホール径をD、補助パターン220のホール径をS、コンタクトホールパターン210及び補助パターン220のハーフピッチをP、露光光の波長をλ、投影光学系400の開口数をNAとした場合、以下の式を満足することが望ましい。

[0031]

【数3】

 $A \leq k 1 \times (D/S) \times (\lambda/NA^2)$ 、但し、 $k 1 = (NA/\lambda) \times P$

第1の露光と第2の露光は、各ショット続けて行っても良いし、基板400上

の全ショットに対して第1の露光を行った後、第2の露光を全ショットに行っても良い。また、第1の露光をベストフォーカスから光軸方向にずらした位置で行い、第2の露光をベストフォーカス位置で行っても良い。また露光量の誤差許容量は小さくなるが、デフォーカス位置でのみ露光を行っても良い。

[0032]

図6に第2の実施形態を示す。第2の実施形態は、パターンの描画されたレチクル200の一部を感光剤の塗布された基板400上に投影した状態で同期走査して1ショットを露光する走査型投影露光装置においての実施例である。

[0033]

照明光学系110は、微細パターンを解像するために解像力が向上するOff f-Axis照明によって、被照明面を均一な照度で照明する。

[0034]

投影光学系310は、図2に示すレチクル200上に描画されたパターンの一部をレジストと呼ばれる感光剤の塗布された基板410上に投影する。この際、レチクル200と基板410はパターンの一部を投影した状態で同期走査されることにより、レチクル200上の全面のパターンを基板410上に投影する。第2の実施例においては、基板410を傾けて走査することによって、ベストフォーカス位置とそれ以外のデフォーカス位置での露光を行う。但し、この際も、ベストフォーカス位置とそれ以外のデフォーカス位置の移動範囲は、数式3を満たすようにする。レチクル200が投影光学系310の光軸に対して垂直に配置されているので、ベストフォーカス位置は投影光学系310の光軸に対して垂直、即ち、レチクル200と平行な位置にある。かかる状態で基板410を投影光学系310の光軸に対して傾けて走査することによって、ベストフォーカス位置とそれ以外のデフォーカス位置で露光を行い、レチクルパターンを感光剤が塗布された基板410上に転写する。

[0035]

図7に第3の実施形態を示す。第3の実施例はパターンの描画されたレチクル200一部を感光剤が塗布された基板420上に投影した状態で同期走査して1ショットを露光する走査型投影露光装置においての実施例である。

[0036]

照明光学系120は、微細パターンを解像するために解像力が向上するOff f - Axis 照明によって、被照明面を均一な照度で照明する。

[0037]

投影光学系320は、レチクル200上に描画されたパターンの一部をレジストと呼ばれる感光剤の塗布された基板420上に投影する。この際、レチクル200と基板420はパターンの一部を投影した状態で同期走査されることにより、レチクル400上の全面のパターンを基板420上に投影する。第3の実施形態においては、レチクル200を傾けて走査することによって、ベストフォーカス位置とそれ以外のデフォーカス位置での露光を行う。但し、この際も、ベストフォーカス位置とそれ以外のデフォーカス位置の移動範囲は、数式3を満たすようにする。レチクル200が投影光学系320の光軸に対して傾いて配置されているので、ベストフォーカス位置は投影光学系の光軸に対して傾いた位置にある。その状態で基板420を投影光学系320の光軸に対して垂直に走査することによって、ベストフォーカス位置とそれ以外のデフォーカス位置で露光を行い、感光剤が塗布された基板420上にレチクルパターンを転写する。

[0038]

第4の実施形態は、走査型投影露光装置の場合に、投影光学系にわざと像面湾曲を発生させ、その状態で、レチクルと感光基板を投影光学系の光軸と垂直に走査して露光を行うことによって、感光基板上にレチクルパターンをベストフォーカス位置とそれ以外のデフォーカス位置で露光を行うものである。投影光学系は光学系内の複数のレンズもしくはレンズ群が光軸方向の駆動調整を自動に行えるようになっている。特定のレンズ群を光軸方向に移動させる事によって、投影光学系に像面湾曲を発生させる事が可能である。本発明の第4の実施形態は、本発明による露光を行う際には自動で投影光学系の駆動調整を行い、所定のデフォーカス量が発生するように像面湾曲を発生させ、レチクルと感光基板を投影光学系の光軸と垂直に走査して露光を行う。

[0039]

なお、以上の実施例では、マスクのパターンの開口形状は略正方形であったが

それには限定されず、その形状は長方形でもよく、例えば十字型であってもT字型であってもよい。

[0040]

また、所望のパターンの形状が長方形の場合には、その補助パターンの形状は それに相似であったほうが、その所望のパターンの解像力が向上する。

[0041]

次に、図10及び図11を参照して、上述の露光方法を利用したデバイスの製造方法の実施例を説明する。図10は、デバイス(ICやLSIなどの半導体チップ、LCD、CCD等)の製造を説明するためのフローチャートである。ここでは、半導体チップの製造を例に説明する。ステップ1(回路設計)では、デバイスの回路設計を行う。ステップ2(マスク製作)では、設計した回路パターンを形成したマスクを製作する。ステップ3(ウェハ製造)では、シリコンなどの材料を用いてウェハを製造する。ステップ4(ウェハプロセス)は前工程と呼ばれ、マスクとウェハを用いてリソグラフィー技術によってウェハ上に実際の回路を形成する。ステップ5(組み立て)は後工程と呼ばれ、ステップ4によって作成されたウェハを用いて半導体チップ化する工程であり、アッセンブリ工程(ダイシング、ボンディング)、パッケージング工程(チップ封入)等の工程を含む。ステップ6(検査)では、ステップ5で作成された半導体デバイスの動作確認テスト、耐久性テストなどの検査を行う。こうした工程を経て半導体デバイスが完成し、これが出荷(ステップ7)される。

[0042]

図10は、ステップ4のウェハプロセスの詳細なフローチャートである。ステップ11 (酸化)では、ウェハの表面を酸化させる。ステップ12 (CVD)では、ウェハの表面に絶縁膜を形成する。ステップ13 (電極形成)では、ウェハ上に電極を蒸着などによって形成する。ステップ14 (イオン打ち込み)では、ウェハにイオンを打ち込む。ステップ15 (レジスト処理)では、ウェハに感光剤を塗布する。ステップ16 (露光)では、上述の露光方法によってマスクの回路パターンをウェハに露光する。ステップ17 (現像)では、露光したウェハを現像する。ステップ18 (エッチング)では、現像したレジスト像以外の部分を

削り取る。ステップ19 (レジスト剥離)では、エッチングが済んで不要となったレジストを取り除く。これらのステップを繰り返し行うことによってウェハ上に多重に回路パターンが形成される。本実施形態のデバイス製造方法によれば従来よりも高品位のデバイスを製造することができる。

[0043]

以上、本発明の好ましい実施例を説明したが、本発明はこれらに限定されずその要旨の範囲内で様々な変形や変更が可能である。

[0044]

【発明の効果】

本発明の露光方法によれば、光の利用効率を低下させずに、転写したい所望の パターンの解像力を上げることが可能となる。

【図面の簡単な説明】

- 【図1】 本発明の第1の実施形態を示す模式図である。
- 【図2】 コンタクトホールパターンと補助パターンが描画されているレチクルの概略平面図である。
 - 【図3】 有効光源分布の一例を示す概略平面図である。
 - 【図4】 有効光源分布の一例を示す概略平面図である。
 - 【図5】 有効光源分布の一例を示す概略平面図である。
 - 【図6】 本発明の第2の実施形態を示す模式図である。
 - 【図7】 本発明の第3の実施形態を示す模式図である。
- 【図8】 図2に示すレチクルのコンタクトホールパターンだけを解像するのに必要な有効光源分布の一例を示す概略平面図である。
 - 【図9】 本発明の原理を説明するための図である。
- 【図10】 デバイス(ICやLSIなどの半導体チップ、LCD、CCD 等)の製造を説明するためのフローチャートである。
- 【図11】 図22に示すステップ4のウェハプロセスの詳細なフローチャートである。

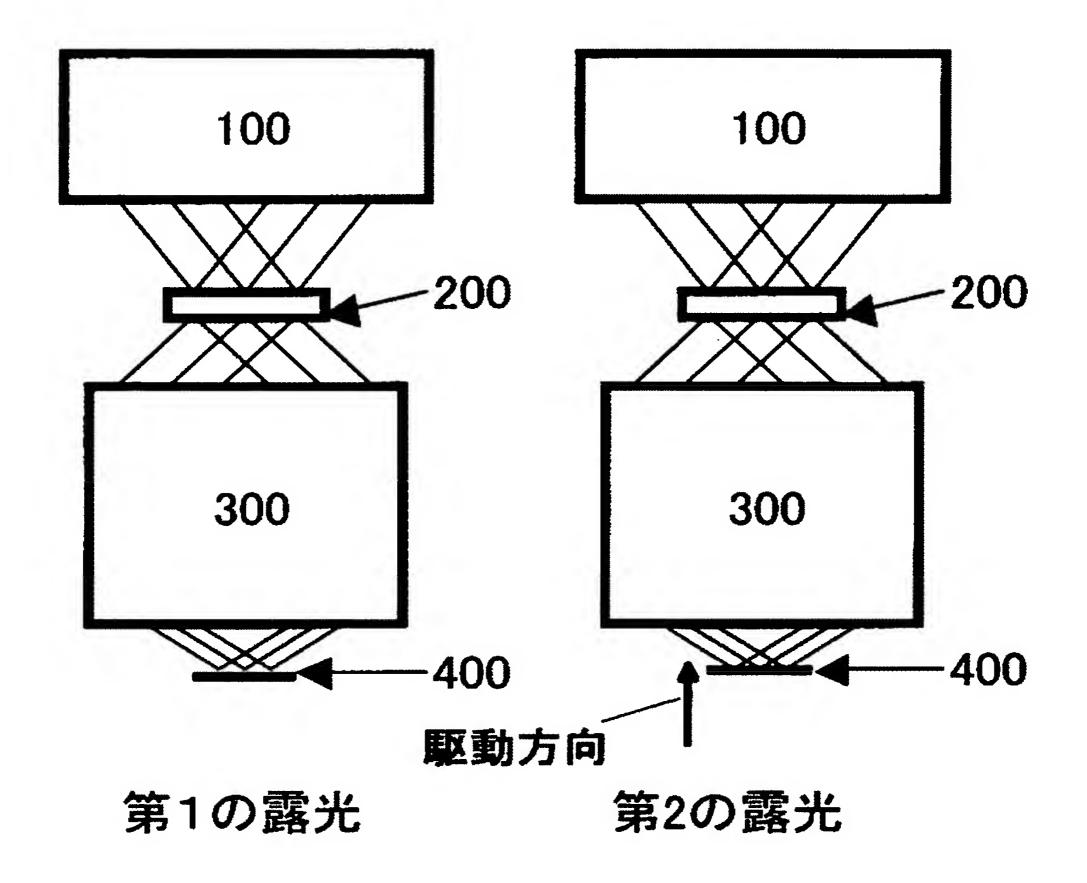
【符号の説明】

100 照明光学系

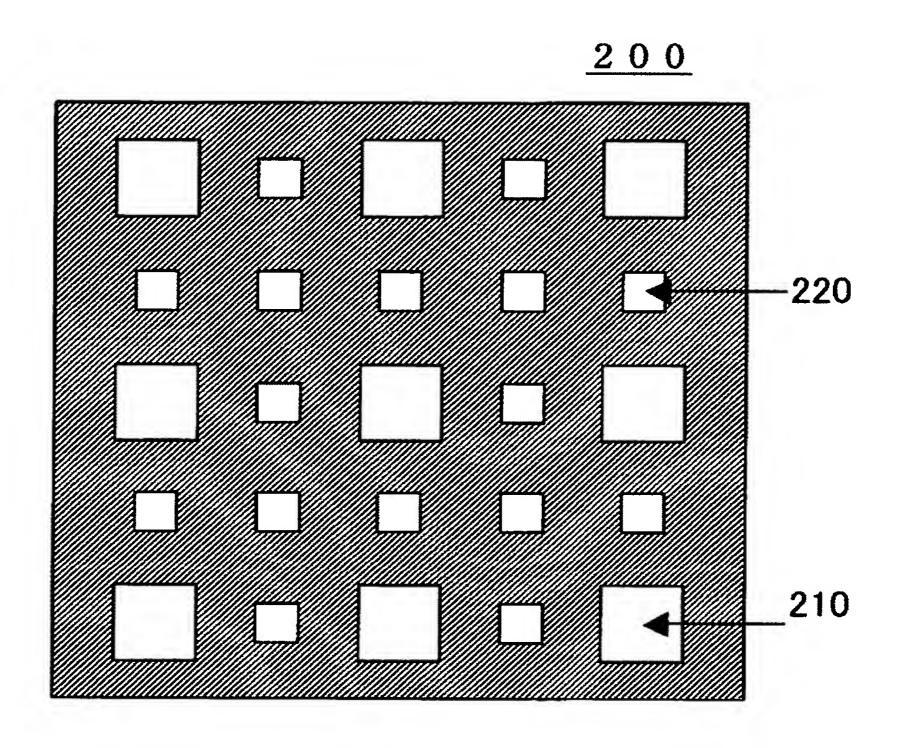
2 0 0	レチクル
-------	------

2 1 0	コンタクトホールパター	ン
-------	-------------	---

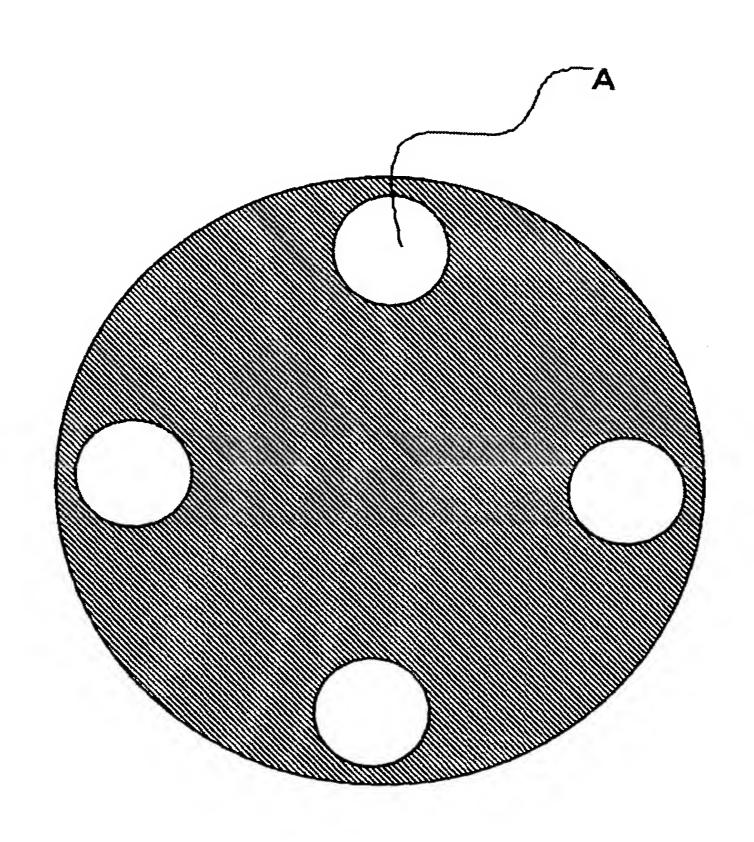
【書類名】図面【図1】



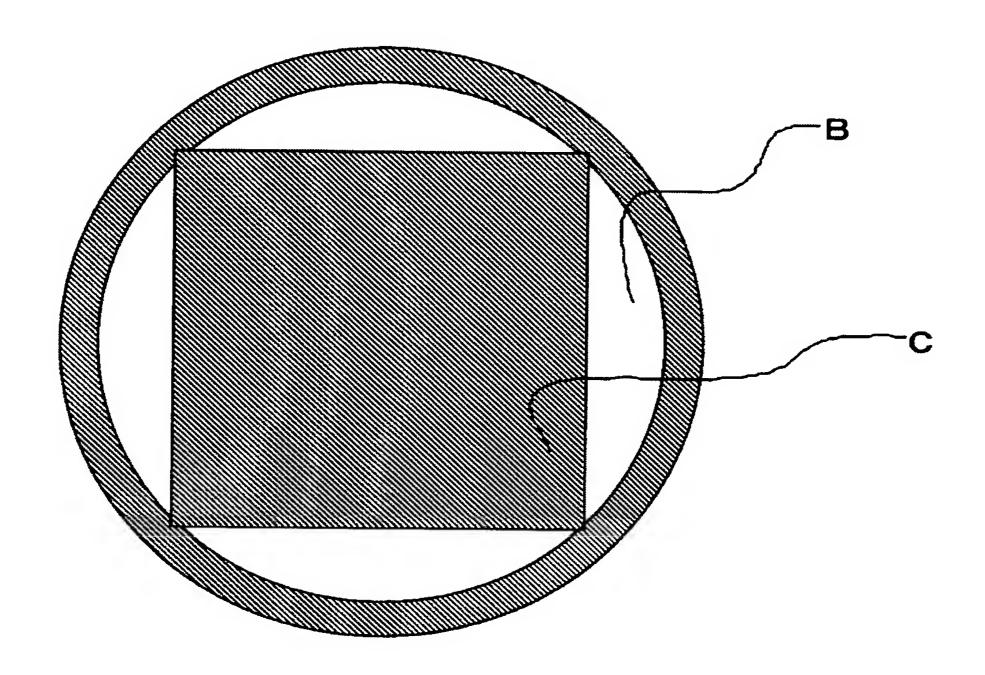
【図2】



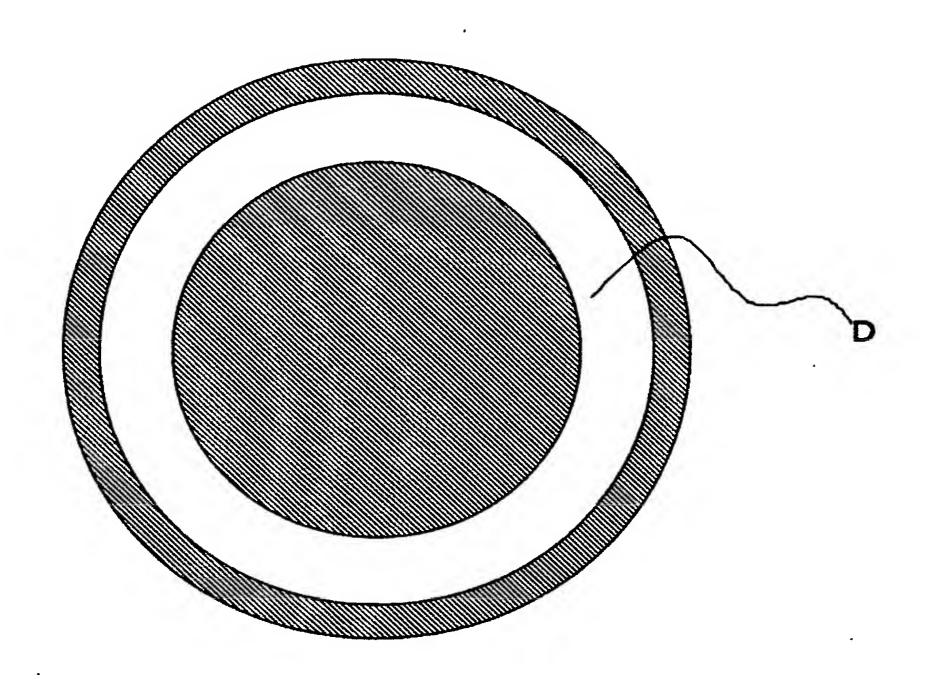
【図3】



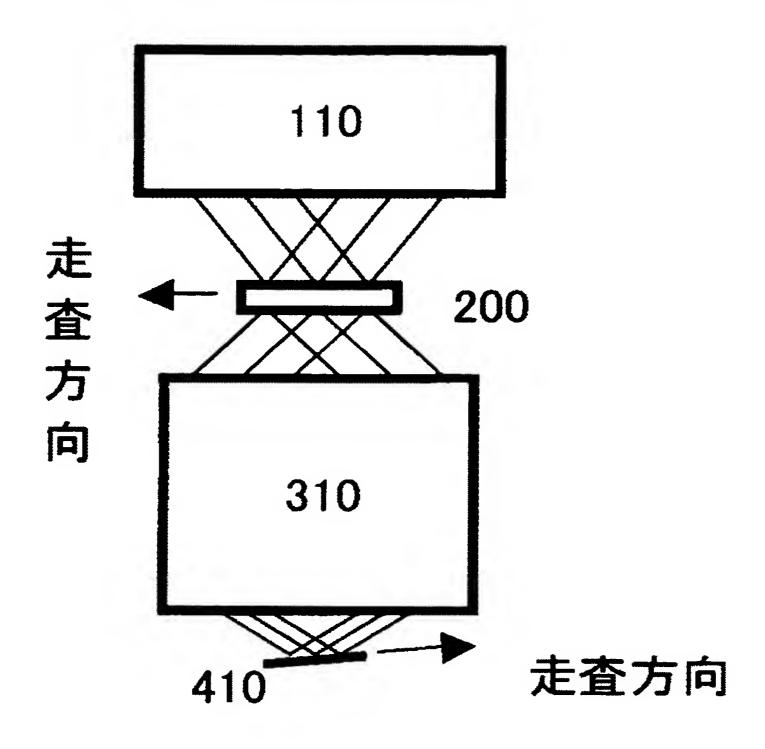
[図4]



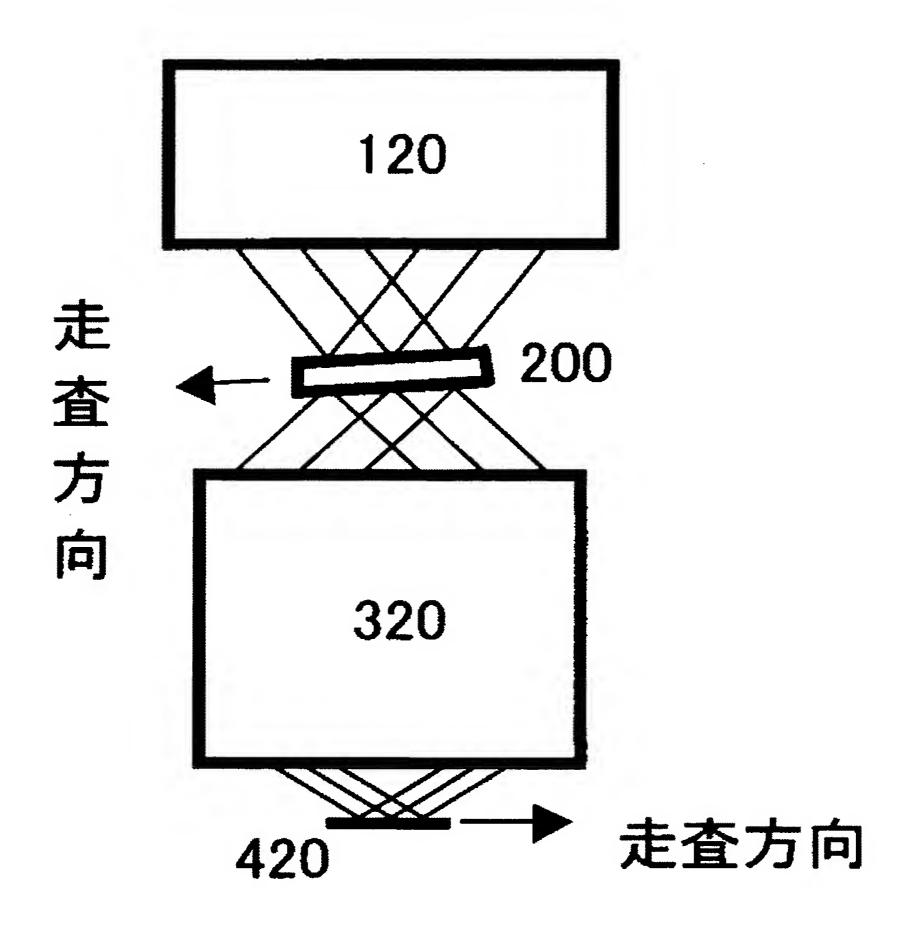
【図5】



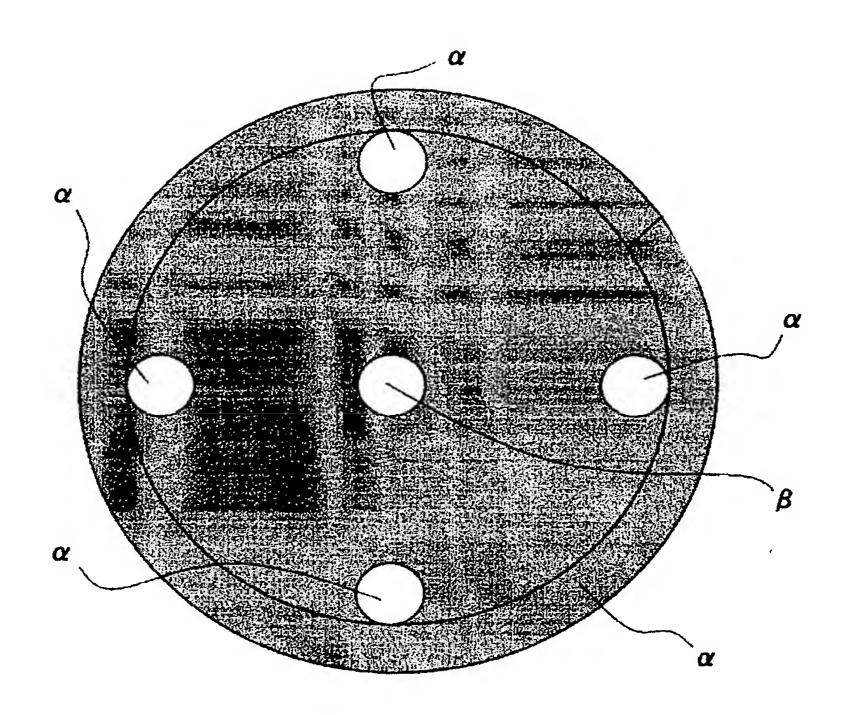
【図6】



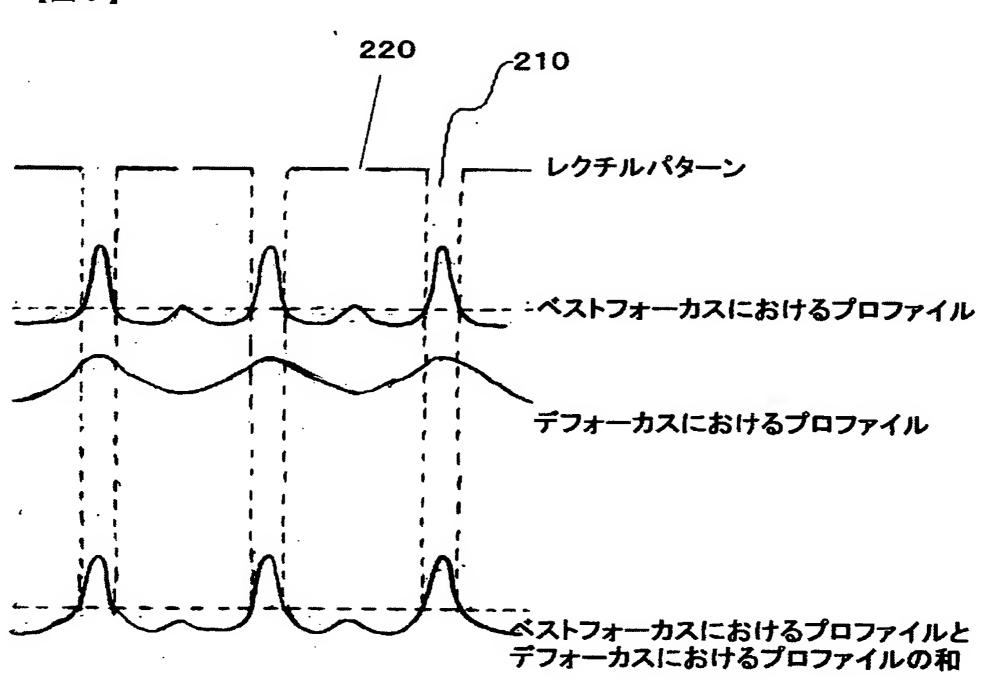
【図7】



【図8】



[図9]



【図10】

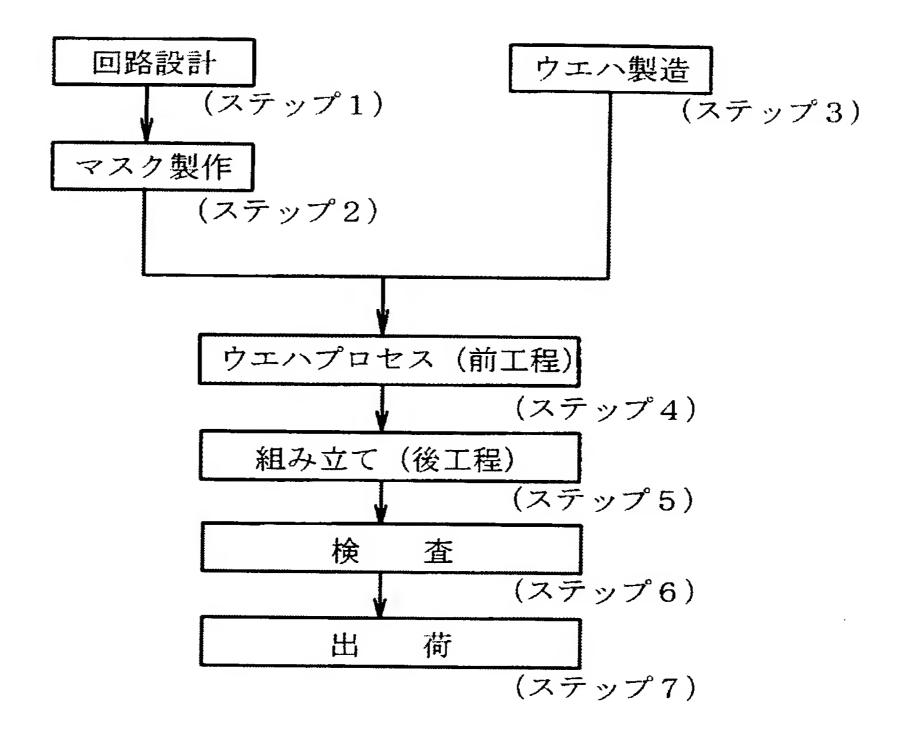
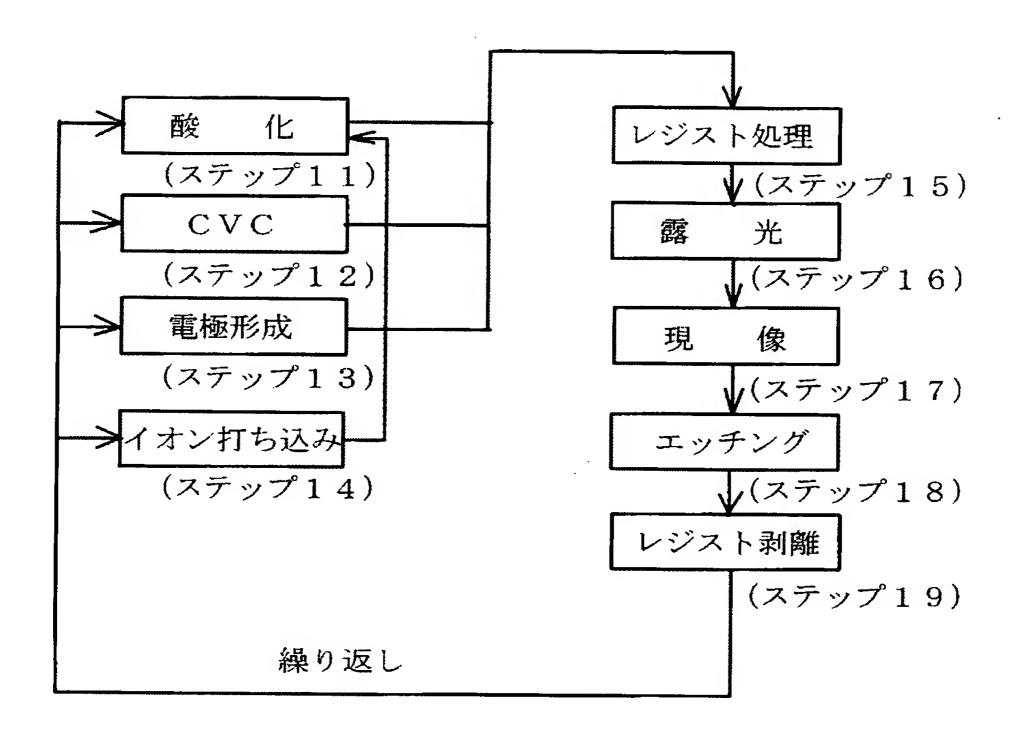


図11]



【書類名】

要約書

【要約】

【課題】 光利用効率の低下によってスループットを落とす事無く、露光転写したい所望のパターンの解像力を上げることができる露光方法を提供する。

【解決手段】 所望のパターンと、当該所望のパターンよりも寸法が小さな補助 パターンとを有するマスクを照明して当該マスクを経た光を投影光学系を介して 被露光体に投影し露光する露光方法において、前記補助パターンが解像されてしまう場合に、最良結像フォーカス位置からずれた位置で前記被露光体を露光することを特徴とする露光方法を提供する。

【選択図】

図1

特願2002-225127

出願人履歴情報

識別番号

[000001007]

1. 変更年月日

1990年 8月30日

[変更理由]

新規登録

住 所

東京都大田区下丸子3丁目30番2号

氏 名 キヤノン株式会社